(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005年12月8日(08.12.2005)

PCT

(10) 国際公開番号 WO 2005/117045 A1

(71) 出願人 (米国を除く全ての指定国について): 松下電 器産業株式会社 (MATSUSHITA ELECTRIC INDUS-

(75) 発明者/出願人 (米国についてのみ): 三浦 照

字門真 1 0 0 6 番地 Osaka (JP).

(YOSHINO, Tsuyoshi).

(72) 発明者; および

TRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大

久 (MIURA, Teruhisa). 島本 秀樹 (SIMAMOTO. Hideki). 井上 健彦 (INOUE, Tatehiko). ▲吉▼野 剛

(51) 国際特許分類7:

H01G 9/26, 9/008, 9/016, 9/155

(21) 国際出願番号:

PCT/JP2005/009641

(22) 国際出願日:

2005年5月26日(26.05.2005)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

JP

JP

(30) 優先権データ:

特願2004-159140 2004年5月28日(28.05.2004)

特願 2004-365690

2004年12月17日(17.12.2004) JP 2005年1月27日(27.01.2005) ЛР

特願2005-019412 特願2005-038812

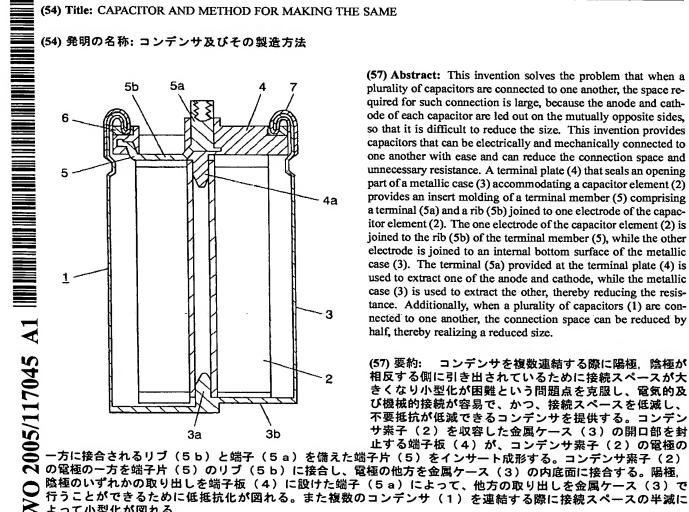
2005年2月16日(16.02,2005)

(74) 代理人: 岩橋 文雄, 外(IWAHASHI, Fumio et al.); 〒 5718501 大阪府門真市大字門真1006番地松下電 器産業株式会社内 Osaka (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,

/続葉有/

(54) Title: CAPACITOR AND METHOD FOR MAKING THE SAME



陰極のいずれかの取り出しを端子板(4)に設けた端子(5a)によって、他方の取り出しを金属ケース(3)で 行うことができるために低抵抗化が図れる。また複数のコンデンサ(1)を連結する際に接続スペースの半滅に よって小型化が図れる。

BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE,

BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

- -- 国際調査報告書
- 一 補正書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。